

VCSBCNANO Z

Profis am Werk.
Get the pros.

Profis am Werk.
Get the pros.

Dual-Core ARM Power für die VCSBC nano Z Modelle.

Die embedded Systeme der Z Serie sind alle ausgestattet mit dem Zynq Dual-Core Cortex-A9 ARM mit 2 x 866 MHz und integriertem FPGA. Darüber hinaus verfügen sie über eine batteriegepufferte Real-Time-Clock bis zu 12 Ein- und Ausgänge, je 1 x Triggereingang und 1 x Blitztriggereingang, sowie eine Gbit-Ethernet-Schnittstelle. 6 verschiedene CMOS Sensoren mit einer Auflösung bis zu 5 Megapixel sind für alle Modelle verfügbar. Der Sensor kann dabei auf der Platine oder auf einer externen Sensorplatine angebracht sein. Hier gibt es zusätzlich die Stereo Vision Option, denn alle Modelle sind mit 2 externen Sensorplatinen verfügbar.

Aufgrund ihrer hohen Leistungsfähigkeit und der einfachen Anwendung bieten diese extrem kleinen embedded Systeme die idealen Voraussetzungen zur Integration. Die Z Platinenkameras sind auch mit Standard- und Schutzgehäuse verfügbar: die VC nano Z und VC pro Z Smart Kameras.

Dual-Core ARM Power for the VCSBC nano Z models.

The Z series' embedded systems are all equipped with the Zynq Dual Core Cortex-A9 ARM with 2 x 866 MHz and integrated FPGA. Furthermore, they provide a battery backed real-time clock and come with up to 12 inputs and outputs, with trigger input and flash trigger output, as well as a Gbit Ethernet interface. 6 different CMOS sensors with a resolution up to 5 Megapixel are available with all models. This sensor can be placed on board or on an external sensor board. With that, users have also a stereo vision option: all models are available with 2 external sensor boards.

Thanks to their high-end performance and being easy to implement, these extremely small embedded systems are perfect to integrate. The Z board cameras are also available with standard and protective housing: VC nano Z and VC pro Z Smart Cameras.

VCSBCNANO Z | VCSBCNANO Z-RH | VCSBCNANO Z-RH-2

VCSBCnano Z 0010 ■
Teledyne e2v[®] 1/4" CMOS sensor
752 x 480 px, WVGA
2 x 866 MHz ARM

VCSBCnano Z 0011 ■
Teledyne e2v[®] 1/1.8" CMOS sensor
1280 x 1024 px
2 x 866 MHz ARM

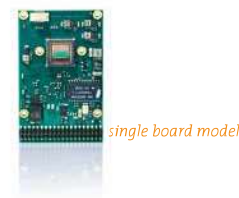
VCSBCnano Z 0015 ■
Teledyne e2v[®] 1/1.8" CMOS sensor
1600 x 1200 px
2 x 866 MHz ARM

VCSBCnano Z 0252 ■
SONY[®] 1/1.8" CMOS sensor
2048 x 1536 px
2 x 866 MHz ARM

VCSBCnano Z 0273-RH ■
SONY[®] 1/2.9" CMOS sensor
1440 x 1080 px
2 x 866 MHz ARM

All models available with 1 and 2 external sensor boards.

VCSBCnano Z 0012-RH ■
ON Semiconductor[®] 1/2.5" CMOS sensor
2592 x 1944 px
2 x 866 MHz ARM
only available as RH version



Specifications

Acquisition: asynchronous, program controlled or external high-speed trigger, full frame & partial scan (AOI), jitterfree
Processor: Xilinx Zynq Dual-Core Cortex-A9 ARM
 2 x 866 MHz incl. FPGA
Image/Data Memory: 512 MB SDRAM
Flash Memory: 16 GB Flash EPROM (non volatile memory) for programs and data, programmable in the system
Digital I/O's: 12 inputs / outputs, fast trigger input (opto isolated) and flash trigger output
Interface: 1 Gbit Ethernet, 115,200 bd serial RS232, I²C

Supply Voltage: 12–24 V +/- 20 % DC
Dimensions: standard model: 40 x 65 mm; RH model: 40 x 50 mm; + external sensor board(s) 18 x 24 mm, cable length options 30 + 80 + 200 mm
Specials: All models provide sensor on board or on external sensor board. All models available with 2 sensor boards for stereo vision. Optional use of FPGA for image processing. IP67 protective housing available.